

特許

登録されたもの

- 1) "Dynamic random access memory device having an improved timing arrangement," U.S.P. 4823322 (Apr. 1989)
- 2) "Redundancy circuit with a spare main decoder responsive to an address of a defective cell in a selected cell block," U.S.P. 4837747 (Jun 1989)
- 3) "Semiconductor memory device with address transition detection and timing control," U.S.P. 4843596 (Jun 1989)
- 4) "Dynamic semiconductor memory device and method for controlling the precharge/refresh and access modes thereof," U.S.P. 4907199 (Mar. 1990)
- 5) "Block partitioned dynamic semiconductor memory device," U.S.P. 4934826 (Jun 1990)
- 6) "Dynamic random access memory," U.S.P. 4945517 (July 1990)
- 7) *ibid.*, DEP 3815549 (July 1992)
- 8) *ibid.*, GBP 2204756 (Mar. 1991)
- 9) "Random access memory having separate read out and write in bus lines for reduced access time and operating method therefore," U.S.P. 4954992 (Sept. 1990)
- 10) *ibid.*, DEP 3841944 (Aug. 1992)
- 11) "Random access memory with reduced access time in reading operation and operating method thereof," U.S.P. 4984206 (Jan. 1991)
- 12) "Dynamic random access memory with read-write signal of shortened duration," U.S.P. 5079748 (Jan. 1992)
- 13) 「半導体記憶装置」, 特願昭 61-301963, 特開昭 63-153852, 特公平 5-81064, 登録番号 1868031 (平成 6 年 8 月 26 日)
- 14) 「光信号乗算器」, 特願平 1-111121, 特開平 2-287809, 特公平 6-75248, 登録番号 1951375 (平成 7 年 7 月 10 日)
- 15) 「半導体メモリ装置」, 特願昭 61-284849, 特開昭 63-138596, 特公平 6-101227, 登録番号 1969013 (平成 7 年 9 月 18 日)
- 16) 「半導体装置」, 特願昭 61-296252, 特開昭 63-148499, 特公平 7-1639, 登録番号 1974428 (平成 7 年 9 月 27 日)
- 17) 「ダイナミック型半導体記憶装置」, 特願昭 63-62136, 特開平 1-235099, 特公平 7-3755, 登録番号 1978419 (平成 7 年 10 月 17 日)
- 18) 「半導体記憶装置」, 特願昭 63-159805, 特開平 2-9081, 特公平 7-13857, 登録番号 1983693 (平成 7 年 10 月 25 日)
- 19) 「半導体記憶装置」, 特願昭 61-307139, 特開昭 63-160095, 特公平 7-48315, 登録番号 2014193 (平成 8 年 2 月 2 日)
- 20) 「半導体記憶装置」, 特願昭 62-57050, 特開昭 63-222387, 特公平 7-54630, 登録番号 2019976 (平成 8 年 2 月 19 日)
- 21) 「半導体記憶装置」, 特願昭 61-307140, 特開昭 63-160091, 特公平 7-58588, 登録番号 2023232 (平成 8 年 2 月 26 日)
- 22) 「ダイナミック型半導体記憶装置」, 特願昭 63-40017, 特開平 1-213892, 特公平 7-78992, 登録番号 2041687 (平成 8 年 4 月 9 日)
- 23) 「ダイナミック RAM」, 特願昭 62-117407, 特開昭 63-281294, 特公平 7-82750, 登録番号 2049983 (平成 8 年 5 月 10 日)
- 24) 「画像メモリ素子」, 特願昭 63-221167, 特開平 2-68798, 特公平 7-82760, 登録番号 2050081 (平成 8 年 5 月 10 日)
- 25) 「半導体記憶装置」, 特願昭 63-11257, 特開平 1-185896, 特公平 7-87035, 登録番号 2053943 (平成 8 年 5 月 23 日)
- 26) 「半導体記憶装置」, 特願昭 62-327940, 特開平 1-169798, 登録番号 2523736 (平成 8 年 5 月 31 日)
- 27) 「半導体記憶装置」, 特願昭 62-308057, 特開平 1-149292, 特公平 7-105138, 登録番号 2067286 (平成 8 年 7 月 10 日)
- 28) 「半導体記憶装置」, 特願昭 62-308061, 特開平 1-149294, 特公平 7-105139, 登録番号 2067287 (平成 8 年 7 月 10 日)
- 29) 「半導体記憶装置」, 特願昭 62-308060, 特開平 1-149293, 特公平 7-114075, 登録番号 2085408 (平成 8 年 8 月 23 日)
- 30) 「ダイナミック型半導体記憶装置およびその制御方法」, 特願昭 63-7327, 特開平 1-182998, 特公平 8-21234, 登録番号 209924 (平成 8 年 10 月 22 日)
- 31) 「ダイナミック RAM」, 特願昭 62-117405, 特開昭 63-281295, 登録番号 2569554 (平成 8 年 10 月 24 日)
- 32) 「半導体装置」, 特願昭 61-314400, 特開昭 63-164710, 特公平 7-118639, 登録番号 2109399 (平成 8 年 11 月 21 日)
- 33) 「ダイナミックメモリ装置」, 特願昭 61-284850, 特開昭 63-138597, 特公平 8-12760, 登録番号 2121381 (平成 8 年 12 月 20 日)
- 34) 「半導体記憶装置」, 特願昭 63-128874, 特開平 1-298595, 登録番号 2635998 (平成 9 年 4 月 25 日)
- 35) 「I/O線負荷回路」, 特願昭 63-61425, 特開平 1-235094, 登録番号 2638046 (平成 9 年 4 月 25 日)
- 36) 「半導体記憶装置」, 特願昭 61-284848, 特開昭 63-138599, 登録番号 2695411 (平成 9 年 9 月 12 日)
- 37) 「半導体記憶装置」, 特願昭 61-287336, 特開昭 63-140559, 特公平 7-87238, 登録番号 2132379 (平成 9 年 10 月 3 日)
- 38) 「半導体記憶装置」, 特願昭 62-23935, 特開昭 63-191400, 特公平 7-40440, 登録番号 2133315 (平成 9 年 11 月 14 日)
- 39) 「半導体記憶装置」, 特願昭 63-106982, 特開平 1-276497, 登録番号 2772640 (平成 10 年 4 月 24 日)
- 40) 「半導体記憶装置」, 特願昭 62-55906, 特開昭 63-222397, 登録番号 2894556 (平成 11 年 3 月 5 日)
- 41) 「固体撮像装置」, 特願平 2-126029, 特開平 4-24967, 登録番号 2898062 (平成 11 年 3 月 12 日)
- 42) 「不揮発性半導体記憶装置」, 特願平 1-308005, 特開平 3-166768, 登録番号 2957615 (平成 11 年 7 月 23 日)